



Załącznik nr 1
do Zapytania ofertowego nr 7/eCAUSIS/2023
Parametry techniczne

Przedmiot zamówienia:

Kompletny blok IP implementujący 10/25Gbps Ethernet

Kod CPV: 48000000 - Pakiety oprogramowania i systemy informatyczne

Opis przedmiotu zamówienia:

Przedmiotem zamówienia jest kompletny blok IP implementujący 10/25 Gbps Ethernet na poziomie RTL. Blok IP powinien być zgodny z IEEE 802.3 Clause 49, IEEE 802.3by oraz powinien zawierać podwarstwy PCS, PMA oraz MAC. Rozwiązanie powinno być zgodne ze środowiskiem Xilinx Vivado oraz układami FPGA firmy Xilinx.

Wymagania ogólne:

1. Kompletny blok IP zaprojektowany zgodnie z wymaganiami Ethernetu 10/25Gbps określonymi przez specyfikację IEEE 802.3 Clause 49, IEEE 802.3by
2. Implementuje kompletny Ethernet MAC i PCS/PMA
3. Prędkość transmisji wybierana przez użytkownika, auto-negocjacja nie jest wymagana. Możliwość przełączania prędkości transmisji w trakcie pracy.
4. Blok IP powinien być dostarczony razem z wrapperem przystosowanym do zainstancjonowania w środowisku Vivado, netlistą, przykładowymi skryptami testowymi, skryptami do kompilacji oraz sterownikami kompatybilnymi z systemem Linux.
5. Pliki projektu IP powinny być dostarczone w formie dowolnego języka opisu sprzętu na poziomie RTL.
6. Blok IP powinien dostarczać informacji o statusie połączenia oraz gromadzić statystyki tego połączenia.
7. Wymagany interfejs użytkownika AXI4-Stream
8. Wspierane rodziny układów:
 - a. Kintex UltraScale
 - b. Artix UltraScale+
 - c. Virtex UltraScale+
 - d. Kintex UltraScale+
 - e. Zynq UltraScale+™ MPSoC
 - f. Zynq UltraScale+™ RFSoc
 - g. Versal ACAP
9. Zgodność z Vivado 2020.1 oraz nowszymi
10. Wsparcie techniczne oraz dostępność do aktualizacji przez okres co najmniej 1 roku od daty zakupu

Szczegółowe cechy:

Opcjonalne cechy:

- Licencja on-site